



Цепь
7
ОС

Х1	
Конт.	Цепь
14А, 14В	Вход ВП
54А, 54В	+15В - 1
56А, 56В	-15В - 1
57А, 57В	Ц проб
55А, 55В	Общий - 1
15А, 15В	Вход НП
52А, 52В	Выход НП
1А, 1В	Корпус
3А, 3В	+5В
51А, 51В	Выход ВП
50А, 50В	Выход аналог
24А, 24В	Вкл Ц проб
26А, 26В	Вкл пред.
27А, 27В	Вкл пред.
28А, 28В	Вкл пред.
32А, 32В	f такт
16А, 16В	Контр
33А, 33В	f такт

НП - низкопотенциальный;
 ВП - высокопотенциальный;
 ОС - обратная связь;
 аналог - аналоговый;
 f такт - частота тактовая;
 U проб - напряжение проверки.
 Вывод 7 микросхем D2, D3, D5, D11 подсоединить
 к цепи "общий-1" (X1: 55A, 55B).
 1...6 - контрольные точки.