



1. Выводы от микросхем MC3, MC4, MC6, MC7 подключены к точке А.

2. Выводы 14 микросхем MC3, MC4, MC6, MC7 подключены к точке Б.

3. Т81 - условное обозначение микросхемы 133Т81.

4. ЛА1 - условное обозначение микросхемы 133ЛА1.

5. ЛА3 - условное обозначение микросхемы 133ЛА3.

6. ЛА8 - условное обозначение микросхемы 133ЛА8.

7. КТ - контрольные точки.

8. В контрольных точках КТ3...КТ6 должны быть логический ноль („0“;  $U=0 \dots 0,4В$ ) или логическая единица („1“;  $U=2,4 \dots 4В$ ).