



Рис. 18. Схема электрическая принципиальная дешифратора и триггера блокировки:

I — однократно; II — рис. 20; III — рис. 19

Примечания: 1. Контакт 07 микросхем серий 133 и 136 подсоединить к корпусу.

2. Контакт 14 микросхем серий 133 и 136 подсоединить к источнику +5 В.